

CONSTRUCTION: In a current command circuit 78, a target current for setting a current caused to flow through a load 4 that is connected to a semiconducting switch becomes pulse width modulated. Then, the semiconducting switch is turned ON or OFF by control of current on the basis of a deviation of the target average current and the current.

543185

③ 日本国特許庁(JP)

④ 実用新案出願公開

④ 公開実用新案公報(U) 昭61-164515

⑤ Int. Cl.

識別記号

庁内整理番号

⑥ 公開 昭和61年(1986)10月13日

G 05 F 1/56
H 02 P 6/02
7/2888527-5H
N-7304-5H
B-7315-5H

審査請求 未請求 (全2頁)

⑦ 考案の名称 電流指令回路

⑧ 実 願 昭60-44947

⑨ 出 願 昭60(1985)3月29日

⑩ 考 案 者 加 藤 信 明 日立市幸町3丁目2番1号 日立エンジニアリング株式会社内

⑪ 考 案 者 遠 藤 常 博 日立市久慈町4026番地 株式会社日立製作所日立研究所内

⑫ 考 案 者 二 瓶 秀 樹 日立市久慈町4026番地 株式会社日立製作所日立研究所内

⑬ 出 願 人 株式会社日立製作所 東京都千代田区神田駿河台4丁目6番地

⑭ 出 願 人 日立エンジニアリング 日立市幸町3丁目2番1号

株式会社

⑮ 代 理 人 弁理士 小川 勝男 外2名

⑯ 実用新案登録請求の範囲

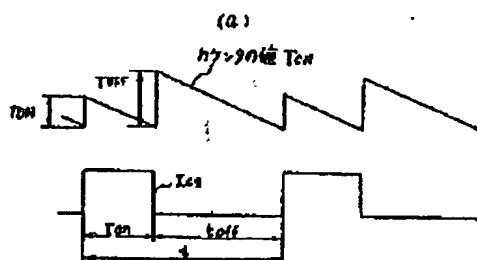
少なくとも1つの半導体スイッチ、前記半導体スイッチに接続された負荷に流れる電流を検出する電流検出回路、前記負荷に流すべき電流の希望値と前記電流検出回路から得られた電流の検出値とを比較して前記半導体スイッチを点弧または消弧する信号を作成する比較回路を有した電流制御回路において、電流希望値をパルス幅変調して出力する手段と前記のパルス幅変調された電流希望値を平均化する手段を設け、この平均化する手段の出力と電流検出値とを比較することを特徴とする電流指令回路。

図面の簡単な説明

第1図は本考案の一実施例に係る電流制御回路の構成図、第2図及び第3図はその動作説明図、第4図は本考案の一実施例に係るブラシレス直流モータの構成図である。

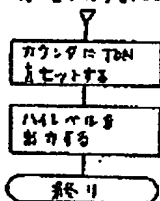
12……直流電源、13……トランジスタ、14……負荷、10……電流検出回路、9……比較回路、17……変調回路、8……平滑回路、70……電流指令回路、4……インバータ、5……同期モータ、6……位置検出回路、11……ドライブ回路。

第2図

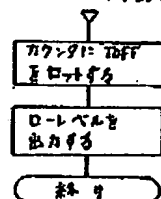


(b)

Tonをセットする処理



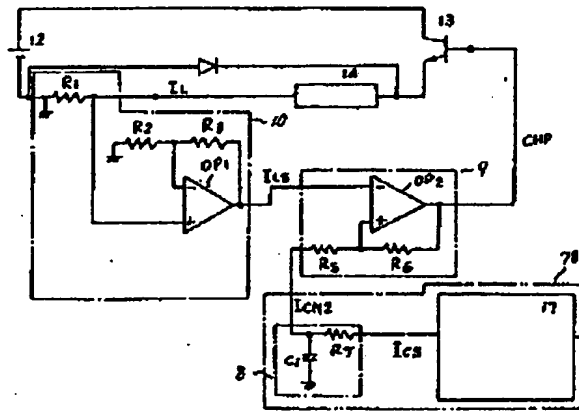
Toffをセットする処理



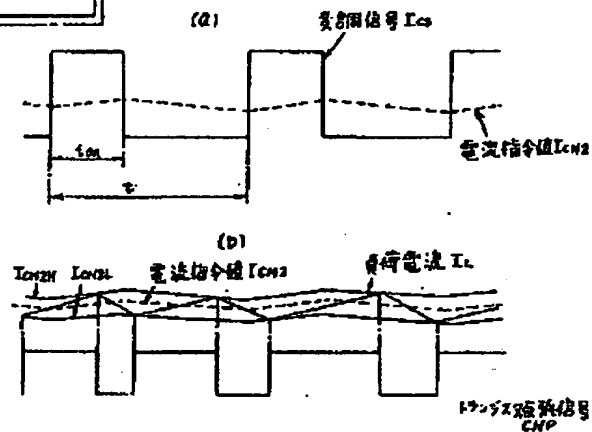
BEST AVAILABLE COPY

実開 昭61-164515(2)

第1図



第3図



第4図

